

	pt. 3.10	sob. 4.10	niedz. 5.10
07			
08		08:15 - 10:30 Sztuczna inteligencja, W dr inż. A. Surówka s. 25-26_WIEiK_EiA-1-ns_ST nEiAs7 AwUE	08:15 - 10:30 Sztuczna inteligencja, W dr inż. A. Surówka s. 25-26_WIEiK_EiA-1-ns_ST nEiAs7 AwUE
09			
10			
11		10:45 - 13:00 Sieci komputerowe, W dr inż. P. Król s. 25-26_WIEiK_EiA-1-ns_SK nEiAs7 AwUE	10:45 - 13:00 Sieci komputerowe, W dr inż. P. Król s. 25-26_WIEiK_EiA-1-ns_SK nEiAs7 AwUE
12			
13			
14		13:30 - 15:45 Identyfikacja układów dynamicznych, W dr inż. J. Gódasz s. 25-26_WIEiK_EiA-1-ns_IUD nEiAs7 AwUE	13:30 - 16:30 Synteza cyfrowych układów sterowania, W prof. Z. Kokosiński s. 25-26_WIEiK_EiA-1-ns_SCUS nEiAs7 AwUE
15			
16		16:00 - 19:00 Synteza cyfrowych układów sterowania, W prof. Z. Kokosiński s. 25-26_WIEiK_EiA-1-ns_SCUS nEiAs7 AwUE	
17			17:00 - 19:15 Prawo patentowe, W dr inż. A. Drwał s. 25-26_WIEiK_EiA-1-ns_PP nEiAs7 AwUE
18			
19			
20			
21			

	pt. 10.10	sob. 11.10	niedz. 12.10
07			
08		08:15 - 10:30 Komputerowe systemy sterowania, W dr inż. G. Pedrak s. 25-26_WIEIK_EiA-1-ns_KSS nEiAs7 AwUE	08:15 - 10:30 Komputerowe systemy sterowania, W dr inż. G. Pedrak s. 25-26_WIEIK_EiA-1-ns_KSS nEiAs7 AwUE
09			
10			
11		10:45 - 13:00 Identyfikacja układów dynamicznych, W dr inż. J. Goldasz s. 25-26_WIEIK_EiA-1-ns_IUD nEiAs7 AwUE	10:45 - 13:00 Sztuczna inteligencja, W dr inż. A. Surówka s. 25-26_WIEIK_EiA-1-ns_SI nEiAs7 AwUE
12			
13			
14		13:30 - 16:30 Synteza cyfrowych układów sterowania, W prof. Z. Kokosiński s. 25-26_WIEIK_EiA-1-ns_SCUS nEiAs7 AwUE	13:30 - 15:45 Identyfikacja układów dynamicznych, W dr inż. J. Goldasz s. 25-26_WIEIK_EiA-1-ns_IUD nEiAs7 AwUE
15			
16			
17			
18			
19			
20			
21			

	pt. 17.10	sob. 18.10	niedz. 19.10
07			
08		08:15 - 11:15 Sieci komputerowe, L1 dr inż. P. Król s. 202 nEiAs7 AwUE	08:15 - 11:15 Sieci komputerowe, L1 dr inż. P. Król s. 202 nEiAs7 AwUE
09			
10			
11			
12			11:45 - 14:45 Synteza cyfrowych układów sterowania, L1 dr inż. M. Węgrzyn s. 11 nEiAs7 AwUE
13			
14			
15			15:15 - 18:15 Komputerowe systemy sterowania, L1 dr inż. G. Pędrak s. 11 nEiAs7 AwUE
16			
17			
18			
19			
20			
21			

	pt. 24.10	sob. 25.10	niedz. 26.10
07			
08			08:15 - 11:15 Sieci komputerowe, L1 dr inż. P. Król s. 202 nEiAs7 AwUE
09			
10		10:00 - 13:00 Komputerowe systemy sterowania, L1 dr inż. G. Pedrak s. 11 nEiAs7 AwUE	
11			
12			11:45 - 14:00 Identyfikacja układów dynamicznych, Lk1 dr inż. J. Golasz s. 201 nEiAs7 AwUE
13			
14		13:30 - 16:30 Synteza cyfrowych układów sterowania, L1 dr inż. M. Węgrzyn s. 11 nEiAs7 AwUE	
15			
16			
17	17:00 - 20:00 Prawo patentowe, W dr inż. A. Drwał s. 25-26_WIEiK_EiA-I-ns_PP nEiAs7 AwUE	17:00 - 20:00 Sztuczna inteligencja, Lk1 dr inż. A. Surówka s. 19 nEiAs7 AwUE	
18			
19			
20			
21			

	pt. 31.10	sob. 1.11	niedz. 2.11
07			
08			
09			
10			
11			
12			
13			
14			
15			
16			
17			
18			
19			
20			
21			

	pt. 7.11	sob. 8.11	niedz. 9.11
07			
08		08:15 - 11:15 Sztuczna inteligencja, Lk1 dr inż. A. Surówka s. 201 nEiAs7 AwUE	
09			
10			
11			
12			
13		13:15 - 16:15 Sieci komputerowe, L1 dr inż. P. Król s. 19 nEiAs7 AwUE	
14			
15			
16			
17	17:00 - 18:30 Prawo patentowe, W dr inż. A. Drwał s. 25-26_WIEiK_EiA-I-ns_PP nEiAs7 AwUE	16:30 - 19:30 Sieci komputerowe, L1 dr inż. P. Król s. 202 nEiAs7 AwUE	
18			
19			
20			
21			

	pt. 14.11	sob. 15.11	niedz. 16.11
07			
08			
09			
10			
11			
12			
13			
14			
15			
16			
17			
18			
19			
20			
21			

	pt. 21.11	sob. 22.11	niedz. 23.11
07			
08		08:15 - 10:30 Identyfikacja układów dynamicznych, Lk1 dr inż. J. Goldasz s. 19 nEiAs7 AwUE	08:15 - 10:30 Sieci komputerowe, W dr inż. P. Knól s. 25-26_WIEIK_EiA-1-ns_SK nEiAs7 AwUE
09			
10			
11			
12		11:45 - 14:45 Synteza cyfrowych układów sterowania, L1 dr inż. M. Węgrzyn s. 11 nEiAs7 AwUE	
13			
14			
15			
16			
17			
18			
19			
20			
21			

	pt. 28.11	sob. 29.11	niedz. 30.11
07			
08		08:15 - 11:15 Sztuczna inteligencja, Lk1 dr inż. A. Surówka s. 201 nEiAs7 AwUE	
09			
10			
11			
12			
13			13:00 - 16:00 Synteza cyfrowych układów sterowania, L1 dr inż. M. Węgrzyn s. 11 nEiAs7 AwUE
14			
15			
16			
17			
18			
19			
20			
21			

	pt. 5.12	sob. 6.12	niedz. 7.12
07			
08			
09			
10			
11			
12			
13			
14		13:30 - 16:30 Synteza cyfrowych układów sterowania, L1 dr inż. M. Węgrzyn s. 11 nEiAs7 AwUE	
15			
16			
17		17:00 - 20:00 Sztuczna inteligencja, Lk1 dr inż. A. Surówka s. 18 nEiAs7 AwUE	
18			
19			
20			
21			

	pt. 12.12	sob. 13.12	niedz. 14.12
07			
08			
09		09:00 - 12:00 Komputerowe systemy sterowania, L1 dr inż. G. Pedrak s. 11 nEiAs7 AwUE	
10			
11			
12			
13			
14		13:30 - 15:45 Prawo patentowe, S1 dr inż. A. Drwal s. A2 nEiAs7 AwUE	
15			
16		16:00 - 18:15 Prawo patentowe, P1 dr inż. A. Drwal s. 201 nEiAs7 AwUE	
17			
18			
19			
20			
21			

	pt. 19.12	sob. 20.12	niedz. 21.12
07			
08			
09			
10			
11			
12			
13			
14			
15			
16			
17			
18			
19			
20			
21			

	pt. 26.12	sob. 27.12	niedz. 28.12
07			
08			
09			
10			
11			
12			
13			
14			
15			
16			
17			
18			
19			
20			
21			

	pt. 2.01	sob. 3.01	niedz. 4.01
07			
08			
09			
10			
11			
12			
13			
14			
15			
16			
17			
18			
19			
20			
21			

	pt. 9.01	sob. 10.01	niedz. 11.01
07			
08		08:15 - 11:15 Sieci komputerowe, L1 dr inż. P. Król s. 202 nEiAs7 AwUE	
09			
10			
11			
12		11:45 - 13:15 Sztuczna inteligencja, Lk1 dr inż. A. Surówka s. 19 nEiAs7 AwUE	
13			
14		13:30 - 16:30 Synteza cyfrowych układów sterowania, L1 dr inż. M. Węgrzyn s. 11 nEiAs7 AwUE	
15			
16			
17			
18			
19			
20			
21			

	pt. 16.01	sob. 17.01	niedz. 18.01
07			
08			
09			
10			
11			
12			
13			
14			
15			
16			
17			
18			
19			
20			
21			

	pt. 23.01	sob. 24.01	niedz. 25.01
07			
08			
09			
10			
11			
12			
13			
14			
15			
16			
17			
18			
19			
20			
21			

	pt. 30.01	sob. 31.01	niedz. 1.02
07			
08			
09			
10			
11			
12			
13			
14			
15			
16			
17			
18			
19			
20			
21			