

	pon. 29.09	wt. 30.09	śr. 1.10	czw. 2.10	pt. 3.10
07					
08					
09					
10					
11					
12					
13					
14					
15					
16					
17					
18					
19					
20					
21					

	pon. 6.10	wt. 7.10	śr. 8.10	czw. 9.10	pt. 10.10
07					
08		07:30 - 09:45 Sieci komputerowe, W, mgr inż. G. Nowakowski / dr inż. P. Król, s. A4, EiAs7A		07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10		10:00 - 11:30 Identyfikacja układów dynamicznych, W, prof. J. Goldasz , s. A1, EiAs7A		10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EiAs7A			
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk1, prof. J. Goldasz , s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EiAs7A	14:30 - 16:45 Seminarium dyplomowe, S1, prof. K. Kluszczyński, s. A3, EiAs7A		
16				15:15 - 17:30 Synteza cyfrowych układów sterowania, W, prof. Z. Kokosiński, s. 108D, EiAs7A	
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EiAs7A			
18					
19					
20					
21					

	pon. 13.10	wt. 14.10	śr. 15.10	czw. 16.10	pt. 17.10
07					
08		07:30 - 09:45 Sieci komputerowe, W, mgr inż. G. Nowakowski / dr inż. P. Król, s. A4, EiAs7A		07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10		10:00 - 11:30 Identyfikacja układów dynamicznych, W, prof. J. Goldasz, s. A1, EiAs7A		10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EiAs7A			
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk2, prof. J. Goldasz, s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EiAs7A			
16				15:15 - 17:30 Synteza cyfrowych układów sterowania, W, prof. Z. Kokosiński, s. 108D, EiAs7A	
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EiAs7A			
18					
19					
20					
21					

	pon. 20.10	wt. 21.10	śr. 22.10	czw. 23.10	pt. 24.10
07					
08		07:30 - 09:45 Sieci komputerowe, W, mgr inż. G. Nowakowski / dr inż. P. Król, s. A4, EiAs7A		07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10		10:00 - 11:30 Identyfikacja układów dynamicznych, W, prof. J. Goldasz, s. A1, EiAs7A		10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EiAs7A			
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk1, prof. J. Goldasz, s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EiAs7A	14:30 - 16:45 Seminarium dyplomowe, S1, prof. K. Kluszczyński, s. A3, EiAs7A		
16				15:15 - 17:30 Synteza cyfrowych układów sterowania, W, prof. Z. Kokosiński, s. 108D, EiAs7A	
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EiAs7A			
18					
19					
20					
21					

	pon. 27.10	wt. 28.10	śr. 29.10	czw. 30.10	pt. 31.10
07					
08		07:30 - 09:45 Sieci komputerowe, W, mgr inż. G. Nowakowski / dr inż. P. Król, s. A4, EiAs7A		07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10		10:00 - 11:30 Identyfikacja układów dynamicznych, W, prof. J. Goldasz, s. A1, EiAs7A		10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EiAs7A			
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk2, prof. J. Goldasz, s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EiAs7A			
16				15:15 - 17:30 Synteza cyfrowych układów sterowania, W, prof. Z. Kokosiński, s. 108D, EiAs7A	
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EiAs7A			
18					
19					
20					
21					

	pon. 3.11	wt. 4.11	śr. 5.11	czw. 6.11	pt. 7.11
07					
08		07:30 - 09:45 Sieci komputerowe, W, mgr inż. G. Nowakowski / dr inż. P. Król, s. A4, EiAs7A		07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10		10:00 - 11:30 Identyfikacja układów dynamicznych, W, prof. J. Goldasz, s. A1, EiAs7A		10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EiAs7A			
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk1, prof. J. Goldasz, s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EiAs7A	14:30 - 16:45 Seminarium dyplomowe, S1, prof. K. Kluszczyński, s. A3, EiAs7A	15:15 - 17:30 Synteza cyfrowych układów sterowania, W, prof. Z. Kokosiński, s. 108D, EiAs7A	
16					
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EiAs7A			
18					
19					
20					
21					

	pon. 10.11	wt. 11.11	śr. 12.11	czw. 13.11	pt. 14.11
07					
08				07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10				10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12					
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk2, prof. J. Goldasz, s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15				15:15 - 17:30 Synteza cyfrowych układów sterowania, W, prof. Z. Kokosiński, s. 108D, EiAs7A	
16					
17					
18					
19					
20					
21					

	pon. 17.11	wt. 18.11	śr. 19.11	czw. 20.11	pt. 21.11
07					
08				07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10		10:00 - 11:30 Identyfikacja układów dynamicznych, W, prof. J. Goldasz, s. A1, EiAs7A		10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EiAs7A			
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk1, prof. J. Goldasz, s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EiAs7A	14:30 - 16:45 Seminarium dyplomowe, S1, prof. K. Kluszczyński, s. A3, EiAs7A		
16				15:15 - 17:30 Synteza cyfrowych układów sterowania, W, prof. Z. Kokosiński, s. 108D, EiAs7A	
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EiAs7A			
18					
19					
20					
21					

	pon. 24.11	wt. 25.11	śr. 26.11	czw. 27.11	pt. 28.11
07					
08				07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10		10:00 - 11:30 Identyfikacja układów dynamicznych, W, prof. J. Goldasz, s. A1, EiAs7A		10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EiAs7A			
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk2, prof. J. Goldasz, s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EiAs7A			
16					
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EiAs7A			
18					
19					
20					
21					

	pon. 1.12	wt. 2.12	śr. 3.12	czw. 4.12	pt. 5.12
07					
08				07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10		10:00 - 11:30 Identyfikacja układów dynamicznych, W, prof. J. Goldasz, s. A1, EiAs7A		10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EiAs7A			
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk1, prof. J. Goldasz, s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EiAs7A	14:30 - 16:45 Seminarium dyplomowe, S1, prof. K. Kluszczyński, s. A3, EiAs7A		
16					
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EiAs7A			
18					
19					
20					
21					

	pon. 8.12	wt. 9.12	śr. 10.12	czw. 11.12	pt. 12.12
07					
08				07:45 - 10:00 Sieci komputerowe, L1, mgr inż. G. Nowakowski, s. 202, EiAs7A	
09					
10				10:15 - 12:30 Sieci komputerowe, L2, mgr inż. G. Nowakowski, s. 202, EiAs7A	
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EiAs7A			
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk2, prof. J. Goldasz, s. 202, EiAs7A	12:45 - 15:00 Sieci komputerowe, L3, mgr inż. G. Nowakowski, s. 202, EiAs7A	
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EiAs7A			
16					
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EiAs7A			
18					
19					
20					
21					

	pon. 15.12	wt. 16.12	śr. 17.12	czw. 18.12	pt. 19.12
07					
08					
09					
10					
11					
12		12:00 - 14:15 Synteza cyfrowych układów sterowania, L1, dr inż. M. Wearzyn, s. 11, EIAs7A			
13					
14					
15		14:30 - 16:45 Synteza cyfrowych układów sterowania, L3, dr inż. M. Wearzyn, s. 11, EIAs7A			
16					
17		17:00 - 19:15 Synteza cyfrowych układów sterowania, L2, dr inż. M. Wearzyn, s. 11, EIAs7A			
18					
19					
20					
21					

	pon. 22.12	wt. 23.12	śr. 24.12	czw. 25.12	pt. 26.12
07					
08					
09					
10					
11					
12					
13					
14					
15					
16					
17					
18					
19					
20					
21					

	pon. 29.12	wt. 30.12	śr. 31.12	czw. 1.01	pt. 2.01
07					
08					
09					
10					
11					
12					
13					
14					
15					
16					
17					
18					
19					
20					
21					

	pon. 5.01	wt. 6.01	śr. 7.01	czw. 8.01	pt. 9.01
07					
08					
09					
10					
11					
12					
13			12:45 - 14:15 Identyfikacja układów dynamicznych, Lk2, prof. J. Goldasz , s. 202, EiAs7A		
14					
15					
16					
17					
18					
19					
20					
21					

	pon. 12.01	wt. 13.01	śr. 14.01	czw. 15.01	pt. 16.01
07					
08					
09					
10					
11					
12					
13					
14					
15					
16					
17					
18					
19					
20					
21					

	pon. 19.01	wt. 20.01	śr. 21.01	czw. 22.01	pt. 23.01
07					
08					
09					
10					
11					
12					
13					
14					
15					
16					
17					
18					
19					
20					
21					

	pon. 26.01	wt. 27.01	śr. 28.01	czw. 29.01	pt. 30.01
07					
08					
09					
10					
11					
12					
13					
14					
15					
16					
17					
18					
19					
20					
21					